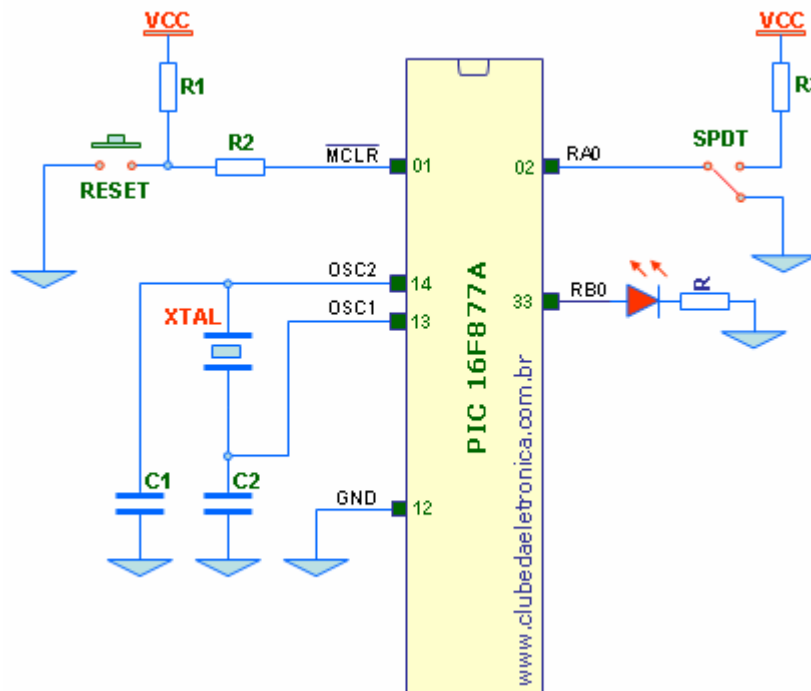


Aula 02 – Pisca pisca com chave liga desliga

Descrição do projeto

Deseja-se que toda vez que a chave SPDT estiver em nível lógico alto (1) o LED ficará piscando num intervalo de 50ms e se a chave estiver em nível lógico baixo (0) o LED ficará apagado.

Esquema eletrônico



O programa em C

```
// Diretivas do compilador

#include<16f877a.h>           // Anexa ao programa o arquivo 16F877A.h
#use delay(clock=4000000)    // Utiliza um clock de 4MHz para o para o microcontrolador
#fuses NOPROTECT            // Dispositivo sem proteção para leitura da eeprom
#fuses NOWDT                // Watch dog desabilitado
#fuses NOLVP                // gravação em alta tensão desligada
#fuses HS                   // Opera com cristal acima de 4MHz
#fuses NOBROWNOUT          // Não resseta o chip se a tensão cair abaixo de 4V

// O programa
main ( )
{
    int tempo=100;           // Declara uma variável tipo inteira de 8 bits ( 0 a 255)

    while(1)                // Loop infinito
    {
        if(input(pin_a0)==1) // Se a chave pin_A0 for 1
        {
            output_high(pin_b0); // A saída correspondente ao pino RB0 será alta ( LED aceso)
            delay_ms(tempo);      // Fica aceso por 100ms

            output_low(pin_b0);  // A saída correspondente ao pin_B0 será baixa (LED apagado)
            delay_ms(tempo);      // Fica aceso por 100ms
        }
    }
}
```

```
else                // Senão
    output_low(pin_b0); // A saída correspondente ao pino pin_B0 fica baixa
}
}
```